⑲ 日本国特許庁(JP)

① 特許出願公開

⑫公開特許公報(A)

昭63 - 167538

⑤Int Cl.⁴

識別記号

庁内整理番号

❸公開 昭和63年(1988)7月11日

H 04 J 13/00

A - 8226-5K

・審査請求 未請求 発明の数 1 (全3頁)

図発明の名称 スペクトラム拡散通信用受信機

②特 願 昭61-310140

20出 願 昭61(1986)12月29日

⑫発 明 者 遠 藤 昭 彦 東京都世田谷区玉川台2丁目14番9号 京セラ株式会社東 京用賀事業所内

⑫発 明 者 武 田 重 喜 東京都世田谷区玉川台2丁目14番9号 京セラ株式会社東京用賀事業所内

⑫発 明 者 武 田 浩 東京都世田谷区玉川台2丁目14番9号 京セラ株式会社東京用賀事業所内

②発 明 者 中 野 正 夫 東京都世田谷区玉川台2丁目14番9号 京セラ株式会社東京用賀事業所内

⑪出 顋 人 京 セ ラ 株 式 会 社 京都府京都市山科区東野北井ノ上町5番地の22

@代 理 人 弁理士 山川 政樹 外2名

明 紐 書

1. 発明の名称

スペクトラム拡散通信用受信機

2. 特許請求の範囲

拡散符号による変調速度と搬送周夜数がコヒーレントな関係にあるスペクトラム拡散液を受信するスペクトラム拡散液を受信するスペクトラム拡散通信用受信機において、複数のテヤンネルを受信するためテヤンネル毎に独立に設けられた受信用ループと、1つの同期用デイレーロックループと、デイレーロックループを任意の受信ループに接続するための選択回路とを備えたことを特徴とするスペクトラム拡散通信用受信機。

3. 発明の詳細な説明

〔 産業上の利用分野〕

との発明は、スペクトラム拡散放を受信するスペクトラム拡散通信用受信機に関するものである。 〔従来の技術〕

周知のように、スペクトラム拡散通信は各種の 方式があるが、このりちの一つにコヒーレント搬 送波システムがある。これはR. C. Dixon 著、 片岡志津雄他駅、ジャテック出版刊の「スペクト ラム拡散通方式」の227~229頁に開示され ているように、搬送波とクロックとを共通の周彼 数例から得るようするか、クロック周波数が搬送 周波数の整数分の1であるようにしたシステムで ある。

一方、GPS(Global Positioning System)と呼ばれる測位システムも近年提案されており、このシステムはコヒーレント搬送放システムを使用している。GPSは3~4個の衛星からの電波を受信し、その受信情報の時間差から受信地点の位置を表示させるシステムであり、このためには複の衛星からの電波を受信する必要があるが、このとき衛星からの電波を同時に受信すれば測位のための時間が短かくてすむ。

[発明が解決しようとする問題点]

しかしながら複数台の受信機を設けることは軽 済性が悪いばかりでなく、部品点数が多くなり、 信頼性を低下させる要因ともなつていた。 [問題点を解決するための手段]

とのような問題を解決するためにこの発明は、 同期用のデイレイロックルーブを切換えるように したものである。

(作用)

デイレイロックルーブが任意のチャンネルに切換えによつて用いられる。

〔埃施例〕

図はこの発明の一実施例を示すプロック図である。図にかいてアンテナAで受信された電波はBPF1、増幅器2を介して周波数変換器3,27に供給される。先ず、スイッチ10,18,19,23が図の位置にあるとき、周波数変換器3はシンセサイザ9から供給される局部発展局でと入力信号を混合して出力し、この9ちBPF4の通過帯域の周波数成分が増縮音符号と入力信号の相関出力を送出し、その9ちBPF7の通過帯域の周波数成分がPLL8に供給され、位相同期が行

とのため、シンセサイザ9、33の周波数を異なるテヤンネル用のものとしておけば、2つのテヤンネルが同時に受信できる。そして、動作中のPN符号発生器21、25の出力信号が図示しない測定部に供給され、位置測定が行なわれる。

本お以上の実施例は2テヤンネル受信の場合を 示し、この場合、従来6系統必要であつた信号処理部が4系統で良くなつてあれば5テヤンネル受信の場合、従来の方式であれば5×3=15系統の信号処理部が必要であるが、この方式を通用すれば5+2=7系統で良くなり、チャスを通用するのもの方式が最適であるが、将来の技術進歩によって他の方式が最適であるが、将来の技術進歩になって他の方式であるが、将来の技術進歩にがしてもなった。 関波数ホンピング通信方式など、他の通信方式でも利用できる。

(発明の効果)

以上説明したよりにこの発明は、ディレーロッ クループを複数のチャンネルを受債する受債根に なわれる。

相関のための擬似雑音符号は相関器 1 1 , 1 5 , B P F 1 2 , 1 6、検波器 1 3 , 1 7、 差動増幅器 1 4 からなるデイレーロックループと、 シフトレジスタ 2 0、 P N 符号発生器(疑似雑音符号発生器) 2 1、 位相關 整器 2 2 からなる擬似雑音符号発生部とで作られるが、 この部分の詳細動作については例えば前述の文献に記載されており、また本出願の要旨でないため、 記載を省略する。

切換えて使用するようにしたので、回路が簡略に なり、経済性および信頼性がともに向上するとい う効果を有する。

4. 図面の簡単な説明

図はとの発明の一実施例を示すブロック図である。

1 、 4 、 7 、 1 2 、 1 6 、 2 8 、 3 1 ・・・・
BPF、 2 、 5 、 2 9 ・・・増幅器、 3 、 2 7
・・・・周級数変換器、 6 、 1 1 、 1 5 、 3 0・
・・・相関器、 1 3 、 1 7・・・・校政器、 1 4
・・・・差動増幅器、 2 0 、 2 4・・・・シフト
レジスタ、 2 1 、 2 5・・・・PN符号発生器、
2 2 、 2 6・・・・位相調整器、 1 0 、 1 8 、 19
、 2 3・・・・スイッチ、 9 、 3 3・・・・シンセナイザ。

特許出顧人 京セラ株式会社 代理人 山川 改樹(ほか2名)

特開昭63-167538(3)

